⑩ 日本国特許庁(JP)

①実用新案出頤公告

⑫実用新案公報(Y2)

昭62-2813

@Int Cl.4 H 03 C 3/22 識別記号

厅内整理番号

Z = 6628 - 5 J

2040公告 昭和62年(1987)1月22日

(全4頁)

😡考案の名称 多チャンネル切換周波数変調器

前置審査に係属中

②実 題 昭54-99294

開 昭56-17711 63公

願 昭54(1979)7月20日

❷昭56(1981)2月16日

茂昭

東京都港区芝五丁目33番1号 日本軍気株式会社内

の出 頭 人

日本電気株式会社

御出

東京都港区芝五丁目33番1号

の代 理 人

弁理士 内 原 晋

審査官

有 泉 良

60参考文献

特開 昭54-120356 (JP, A)

切実用新案登録請求の範囲

チャンネルごとに設けられている可変容量ダイ オードを選択的に回路に接続し、前記各ダイオー ドに印加される変調電圧をそれぞれ対応する可変 抵抗器で調節することにより各チャンネルごとに 5 変調感度を調節する多チャンネル切換周波数変調 器において、前記可変抵抗器の両端子をそれぞれ 接続して並列回路を形成し、前記並列回路の一端 にコンデンサを介して変調入力信号を接続し、他 端を電圧安定化回路の出力に接続し、この接続点 10 られている。 をコンデンサを介して接地し、前記各可変抵抗器 の分圧端子を抵抗器またはチョークを介して対応 する可変容量ダイオードに接続して構成したこと を特徴とする多チャンネル切換周波数変調器。 考案の詳細な説明

本考案は送信機の信号発生器として用いられる 変調機能を有する発振器、さらに詳しくいえば2 個以上の圧電振動子を切換えて使用する多チャン ネル切換周波数変調器に関する。

近年無線通信機の使用の増大につれ、周波数の 20 効率的利用の面から発振器の周波数安定度の向上 が強く要望されるようになった。一方装置を小形 化するために発振器を含む変調器を小形にするこ と、また低消費電力化することも同様に強く要望 されている。

一般に特に小形化が必要とされる多チヤンネル 切換発振回路では複数個の圧電振動子を発振用回 路に接続し、これらの圧電振動子を切換えて1つ

の圧電振動子のみを選択的に動作させることによ り、その圧電振動子に固有な発振周波数を得る場 合が多い。

その際に、発振用回路は各チャンネルの中心周 波数が大きく異ならない限り1個とすることがで きるため、通信機の小形化をはかることができる とともに、部品点数、組立工数が削減でき経済的 な発振器を提供できる。また、このような発振器 を利用し周波数変調器を構成できることはよく知

例えば水晶発振器自体を周波数変調器として用 いる場合には、水晶発振回路内にバラクタダイオ ードのような電圧可変リアクタンス素子を含ま せ、その印加電圧を変化することによつて水晶振 15 動子からみた負荷容量を変えて発振周波数を偏移 させる。しかし水晶振動子が2個以上あると、 各々の周波数に対して発振回路側が形成するリア クタンスが一定ではないこと、水晶振動子の標記 周波数の製作偏差や、容量比のばらつきおよびバ ラクタダイオードの逆バイアス時の容量値がばら つくこと等の原因でチャンネルごとに発振周波数 と変調感度を所望に値に調整する必要がある。し かもそれらの調整は各チャンネルにおいて独立に できなければならない。第1図はそのような調整 25 が可能な従来の多チャンネル切換周波数変調器を 示す回路図である。

図におてR 1, R 2 はブリーダ抵抗、C 2, C 4 はバイパスコンデンサ、R 3 はトランジスタQ

の電流を決定するための抵抗である。

コンデンサC1,C3はコイルL4、可変イン ダクタンスコイルL1, L2, L3、水晶振動子 x 1, X2, X3、バラクタダイオードVD1, VD2, VD3とともに正帰還回路を形成してい 5 る。全体として3チャンネル切換、コレクタ接地 3次オーバートーンコルピッツ水晶発振回路とな っており、切換スイッチSWにより所望の周波数。 を選択できる。

STBは電圧安定化回路であつて、その出力電 10 圧は高周波阻止抵抗R7, R8, R9からそれぞ れ高周波阻止抵抗R6,R5.R4を経てバラク タダイオードに逆バイアス電圧として与えられ る。T1に印加された変調電圧はバイパスコンデ で分圧されバイパスコンデンサ С 6, С 7, С 8、高周波阻止抵抗R5, R6, R7を経てバラ クタダイオードVD1, VD2, VD3に印加され る。 T 2 は出力端子の一例である。 本回路によれ ば、各々のチャンネルにおいて発振周波数の調整 20 と変調感度の調整が独立にできる。この回路は比 較的合理的に構成され、1回路3接点の切換だけ で3チャンネル構成を実現しているが、それでも 部品点数が多く、特にバイパスコンデンサ C 6, C7, C8のような体積の大きい部品が必要とな 25 この回路を第1図と比較するとバイパスコンデ るためハイブリッドIC化が困難である。

そのため実装体積が大となるという欠点があ

本考案の目的は、これらの欠点を除去し、周波 数変調器の周波数安定度を損なうことなく小形化 することができる多チャンネル切換周波数変調器 を提供することにある。

前記目的を達成するために本考案による多チャ ンネル切換周波数変調器はチャンネルごとに設け 接続し、前記各ダイオードに印加される変調電圧 をそれぞれ対応する可変抵抗器で調節することに より、各チヤンネルごとに変調感度を調節する多 チャンネル切換周波数変調器において、前記可変 抵抗器の両端子をそれぞれ接続して並列回路を形 40 得られる。 成し、前記並列回路の一端に変調入力信号を接続 し、他端を電圧安定化回路の出力に接続し、この 接続点をコンデンサを介して接地し、前記各可変 抵抗器の分圧端子を抵抗器またはチョークを介し

て対応する可変容量ダイオードに接続して構成さ れている。

上記構成によれば本発明の目的を完全に達成す ることができる。

以下図面等を参照して本考案をさらに詳しく説 明する。

第2図は本考案による周波数変調器の第1の実 施例を示す回路図である。先に第1図に示した回 路と共通な部分には同一の符号を用いてある。

共通の部分の説明を省略して異なる点について 説明する。電圧安定化回路STBの出力電圧はRV 1, RV2, RV3よりなる可変抵抗回路網、およ び高周波阻止用抵抗 R 4, R 5, R 6を経て各々 のチャンネルのバラクタダイオードの逆バイアス ンサC9を通り可変抵抗器RD1、RD2、RD3 15 電圧として印加される。バラクタダイオードとイ ンダクタンスとの接続中点は直流でのインピーダ ンスが非常に高いため電圧安定化回路STBの出 力電圧がそのまま印加されることになる。変調電 圧はT1より低周波でも十分インピーダンスが低 くなるような値のバイパスコンデンサCgを経て 分圧器RV1, RV2, RV3でそれぞれ別の分圧 比により分圧され各チャンネルにおけるバラクタ ダイオードの直流逆バイアス電圧に重畳される。 調整は第1図に示した回路と同様に行なわれる。

> ンサC6,C7,C8、高周波阻止用抵抗R7, R8, R9が不要となつていることがわかる。

第3図はさらに他の実施例を示す図である。こ の実施例はベース接地無調整3次オーバートーン コルピツツ水晶発振器に応用したときの構成例で D1, D2, D3はチャンネル切換用のスイッチ ングダイオードである。

第2図に示した実施例と同様に、可変抵抗回路 網RV 1, RV 2, RV 3、高周波阻止用抵抗 R られている可変容量ダイオードを選択的に回路に 35 4, R 5, R 6、そしてバラクタダイオード VD1, VD2, VD3が用いられている。

> なお、水晶振動子を用いた場合の例について説 明してあるが、他の圧電振動子、例えばセラミツ ク振動子等を用いた場合においても同様な効果が

> またそれらの振動子を用いることなく多チャン ネル周波数を決定する場合にも同様に適用でき る。

上述した説明から明らかなように、本考案の回

6

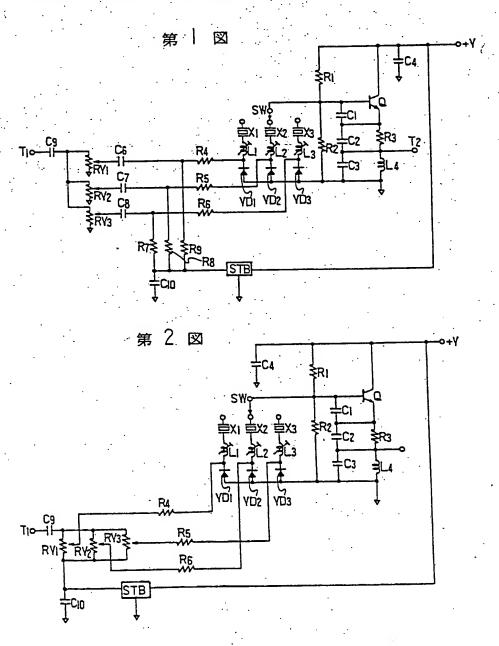
路構成を用いれば、部品特に体積の大きいコンデ ンサを減少させることができる。したがつてハイ ブリッドIC化が容易となる。

ハイブリッドIC化を行なうことにより、実装 体積を減少させ小形化が可能となる。

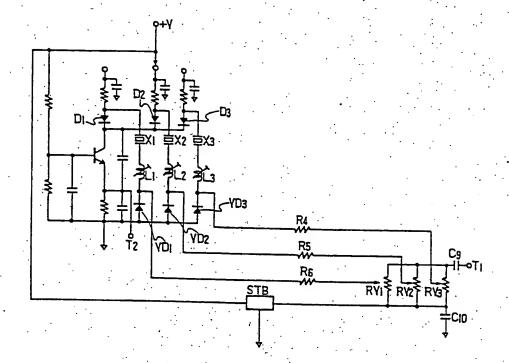
図面の簡単な説明

第1図は従来の回路、第2図は本考案による第 1の実施例を示す回路図、第3図はさらに他の実 施例を示す回路図である。

L1, L2, L3……インダクタンス、C1, C2…C10……コンデンサ、R1…R9……抵 抗器、RV1, RV2, RV3……可変抵抗、VD 51, VD2, VD3……バラクタダイオード、Q… …トランジスタ、T1, T2……端子、STD… …電圧安定化回路、D1, D2, D3……スイツ チングダイオード。



第 3 図





Full Translation

Japanese U.M. Publication No. Sho 62(1987)-2813

Publication Date: January 22, 1987

Title of the Invention: Multi-Channel Switching Frequency

Modulator

Inventor: Sigeaki Ashida

Applicant: NEC Corp.

Agent: Susumu Uchihara, Patent Attorney

[Claim]

A multi-channel switching frequency modulator wherein variable capacitance diodes provided every channels are selectively connected to circuits and modulation voltages applied to the respective diodes are respectively adjusted by corresponding variable resistors to thereby adjust modulation sensitivity every channels, characterized in that both terminals of the variable resistors are respectively connected to one another to form a parallel circuit, a modulated input signal is connected to one end of the parallel circuit via a condenser and the other end thereof is connected to an output of a voltage stabilization circuit, a connecting point of the other end thereof and the output thereof is grounded via a condenser, and voltage-division terminals of the respective variable resistors are connected to the corresponding variable capacitance diodes through

resistors or chokes.

Detailed Description of the Invention

This invention relates to an oscillator having a modulating function, which is used as a signal generator of a transmitter, and more specifically to a multichannel switching frequency modulator which uses two or more piezoelectric vibrators by switching.

There has recently been a strong demand for an improvement in the frequency stability of an oscillator in terms of efficient utilization of a frequency with an increase in the use of a wireless communication device. On the other hand, there has also been a strong demand for a reduction in the size of a modulator including an oscillator and a reduction in power consumption in a manner similar to above in order to bring a device into less size.

It is generally often the case that in a multichannel switching oscillator circuit which needs its size reduction in particular, a plurality of piezoelectric vibrators are connected to an oscillation circuit and switched to selectively operate only one of them, thereby obtaining an oscillation frequency inherent in the piezoelectric vibrator.

Since, at this time, the oscillation circuit can be configured as single unless a center frequency of each channel greatly varies, a communication device can be brought into less size, and the number of parts and the

number of man-hours for assembly can be reduced, whereby an economical oscillator can be provided. It is well known that a frequency modulator can be configured using such an oscillator.

When, for example, a crystal oscillator per se is used as the frequency modulator, a voltage variable reactance element like a varactor diode is contained within the crystal oscillator and the voltage applied thereto is changed to vary a load capacitance as viewed form a crystal vibrator, thereby shifting an oscillation frequency. However, when two or more crystal vibrators exist, there is a need to adjust oscillation frequencies. and modulation sensitivity to desired values every channels due to reasons such as inconstancy of reactance formed on the oscillation circuit side with respect to their frequencies, production shifts in the frequencies of the crystal vibrators, variations in capacity ratio, and variations in capacitance value at reverse biasing of each varactor diode, etc. In addition, their adjustments must be capable of being made independently with respect to the respective channels. Fig. 1 is a circuit diagram showing a conventional multi-channel switching frequency modulator capable of performing such adjustments.

In the drawing, R1 and R2 indicate bleeder resistors, C2 and C4 indicate bypass condensers, R3 indicates a resistor for determining a current of a transistor O.

Condensers C1 and C3 form a positive feedback circuit together with a coil L4, variable inductance coils L1, L2 and L3, crystal vibrators X1, X2, X3, and varactor diodes VD1, VD2 and VD3. A 3-channel switching and common-collector tertiary overtone Colpitts crystal oscillator is configured as a whole and capable of selecting a desired frequency by a selector switch SW.

STB indicates a voltage stabilization circuit whose output voltage is applied to the varactor diodes through high-frequency blocking resistors R6, R5 and R4 from high-frequency blocking resistors R7, R8 and R9 as reverse bias voltages respectively. A modulation voltage applied to T1 passes through a bypass condenser C9 and is divided by variable resistors RD1, RD2 and RD3, which divided voltages are applied to their corresponding varactor diodes VD1, VD2 and VD3 via bypass condensers C6, C7 and C8 and the high-frequency blocking resistors R5, R6 and R7. T2 is one example of an output terminal. According to the present circuit, oscillation frequencies and modulation sensitivity can be adjusted independently at the respective channels. This circuit is relatively rationally configured. One circuit and 3-contact switching alone realize a 3-channel configuration. Nevertheless, the number of parts increases, and parts large in cubic volume, like the bypass condensers C6, C7 and C8 in particular are needed. It is therefore difficult to bring the present circuit into hybrid IC

form.

Therefore, a drawback is brought about in that a packaging volume becomes large.

An object of the present invention is to provide a multi-channel switching frequency modulator which is capable of eliminating these drawbacks and reducing its size without impairing frequency stability of a frequency modulator.

In order to achieve the above object, there is provided a multi-channel switching frequency modulator according to the present invention, wherein variable capacitance diodes provided every channels are selectively connected to circuits and modulation voltages applied to the respective diodes are adjusted by their corresponding variable resistors to thereby adjust modulation sensitivity every channels, characterized in that both terminals of the variable resistors are respectively connected to one another to form a parallel circuit, a modulated input signal is connected to one end of the parallel circuit and the other end thereof is connected to an output of a voltage stabilization circuit, a connecting point of the other end thereof and the output thereof is grounded via a condenser, and voltagedivision terminals of the respective variable resistors are connected to their corresponding variable capacitance diodes through resistors or chokes.

According to the above configuration, the object of

the present invention can be perfectly achieved.

The present invention will hereinafter be described in further details with reference to the drawings or the like.

Fig. 2 is a circuit diagram showing a first embodiment of a frequency modulator according to the present invention. The same reference numerals are used in portions common to the circuit previously shown in Fig. 1.

The description of the common portions is omitted and different points will be described. An output voltage of a voltage stabilization circuit STB is applied as reverse bias voltages of varactor diodes for their channels through a variable resistor network comprising RV1, RV2 and RV3, and high-frequency blocking resistors R4, R5 and R6. Since connecting middle points of the varactor diodes and inductances are very high in impedance on a dc basis, the output voltage of the voltage stabilization circuit STB is applied as it is. modulated voltage passes from T1 to a bypass condenser C9 having such a value that the impedance becomes low sufficiently even at a low frequency, and is divided by the dividers RV1, RV2 and RV3 at different division ratios respectively, which in turn are superimposed on their corresponding dc reverse bias voltages of the varactor diodes for the respective channels. Adjustments thereof are made in a manner similar to the circuit shown in Fig. 1.

It is understood that when this circuit is compared with Fig. 1, the bypass condensers C6, C7 ad C8 and the high-frequency blocking resistors R7, R8 and R9 become unnecessary.

Fig. 3 is a diagram further showing another embodiment. The present embodiment shows an example of a configuration applied to a common-base nonadjustment tertiary overtone Colpitts crystal oscillator. D1, D2 and D3 indicate switching diodes for channel selection.

In a manner similar to the embodiment shown in Fig. 2, a variable resistance circuit network of RV1, RV2 and RV3, high-frequency blocking resistors R4, R5 and R6, and varactor diodes VD1, VD2 and VD3 are used.

Incidentally, while a description has been made of the case in which the crystal vibrators are used, a similar effect can be obtained even in the case where other piezoelectric vibrators, e.g., ceramic vibrators or the like are used.

The present embodiment can similarly be applied even to a case in which multi-channel frequencies are determined without using these vibrators.

As is apparent from the above description, parts, particularly condensers large in cubic volume can be reduced if the circuit configuration of the present invention is used. Accordingly, it becomes easy to bring the present circuit into hybrid IC form.

Bringing the present circuit into the hybrid IC form makes it possible to decrease a packaging volume and bring the present circuit into less size.

Brief Description of the Drawings

Fig. 1 is a conventional circuit; Fig. 2 is a circuit diagram showing a first embodiment according to the present invention; and Fig. 3 is a circuit diagram showing another embodiment.

L1, L2, L3 inductances, C1, C2...C10

condensers, R1...R9 resistors, RV1, RV2, RV3

variable resistors, VD1, VD2, VD3 varactor diodes,

Q transistor, T1, T2 terminals, SD

voltage stabilization circuit, D1, D2, D3

switching diodes.

_

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
MAGE CUT OFF AT TOP, BOTTOM OR SIDES
FADED TEXT OR DRAWING
\square BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
\square COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
Потигр.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.